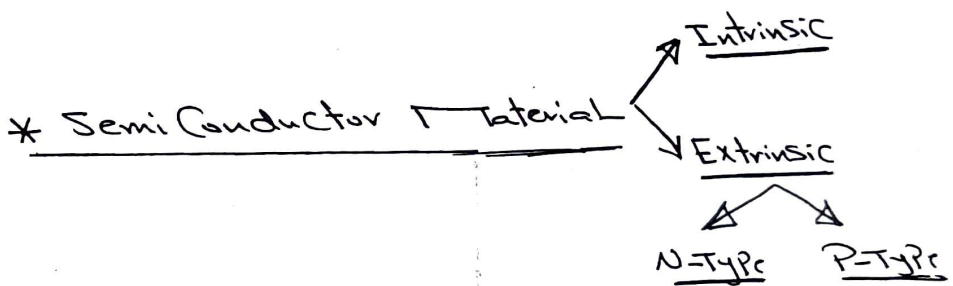


Chapter II

Semiconductor diodes.



* Semiconductor diode Construction (P-N)



* Important Relations.

* I-V Characteristic of diode

and its symbol.

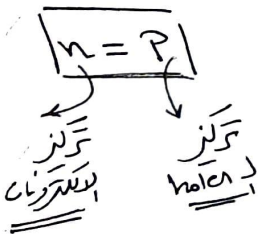
Semi-Conductor diodes

* Semi-Conductor Materials "أنواعه" Types

Intrinsic

أشباه موصلات نقية مثل Si, Ge
 وهي ذرات رباعية التكافؤ وبالتالي
 كل إلكترون يرتبط بإلكترون مجاوره
 فلا يوجد إلكترونات حرة ولذلك

لا يمر تيار كهربائي



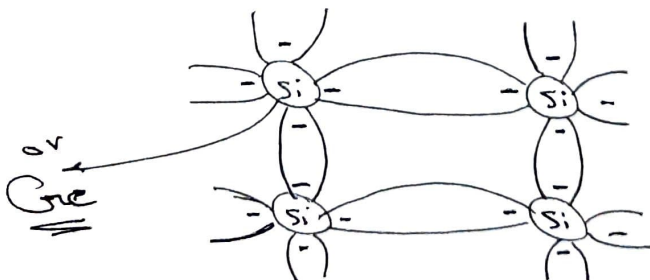
Extrinsic

نقوم بإضافة شوائب وهي عبارة
 عن ذرات خماسية وثنائية التكافؤ
 وذلك لتوفير إلكترون حر أو فجوة
 "hole" حرة.

n-Type

p-Type

Intrinsic Semiconductor



لاحظ أنه لا يوجد
 إلكترون حر أي بدون
 فجوة ولذلك لا يمر
 تيار.

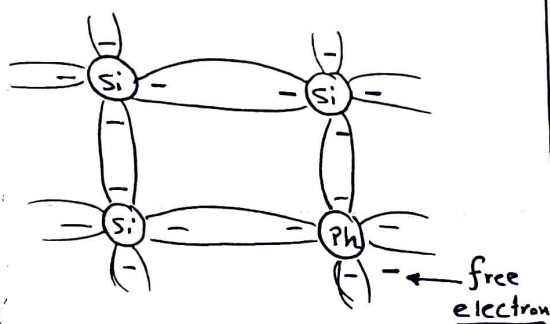
2 Extrinsic Semiconductor:-

(a) N-Type

نقوم بإضافة شوائب (ذرات) خماسية

تتلاقض لزيادة عدد الإلكترونات الحرة

ولذلك نقوم بإضافة الفوسفور "Ph"



فدبابك إن د Si ربا عى يتلاقضو

فقل إلكترون ارتبى بواحد ثانى

ولكنه الفوسفور خماسى يتلاقضو



مما يؤدى إلى وجود

Ph → "donor atom"

(b) P-Type

نقوم بإضافة شوائب (ذرات)

ثلاثية لتتلاقض ولتدفع نجد أن

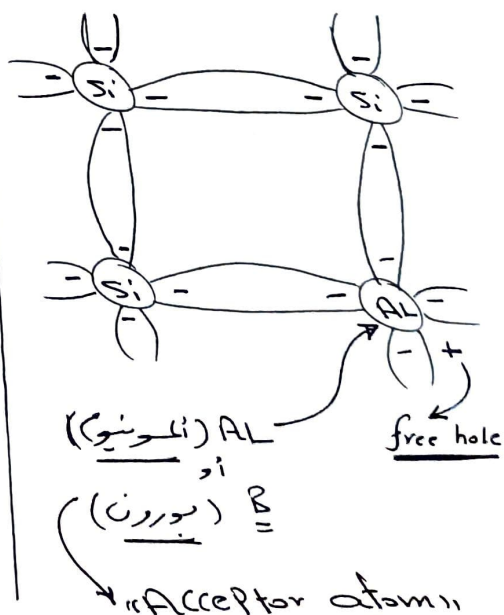
ثلاث إلكترونات ترتبط بالذرات

بمجموعة دهنه فقل كماله

لا استقرار يقوم إلكترون برابع من

شوائب بالارتباط مع إلكترون آخر

تاراً فجوة (hole)

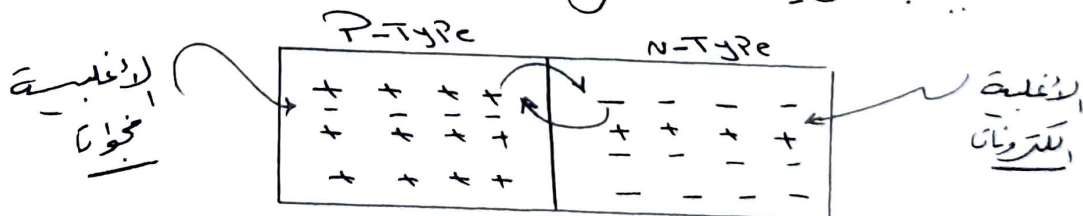


<u>N-Type</u>	<u>P-Type</u>
→ <u>Majority Carriers</u> are <u>electrons</u>. «حاملات التيار، معظم الإلكترونات»	→ <u>Majority Carriers</u> are <u>holes</u>.
→ <u>Minority Carriers</u> are <u>holes</u>. القلية	→ <u>Minority Carriers</u> are <u>electrons</u>.

* Semiconductor diode :-

diode هو عبارة عن «PN Junction» أي شريحة من N-Type

جانب شريحة من P-Type



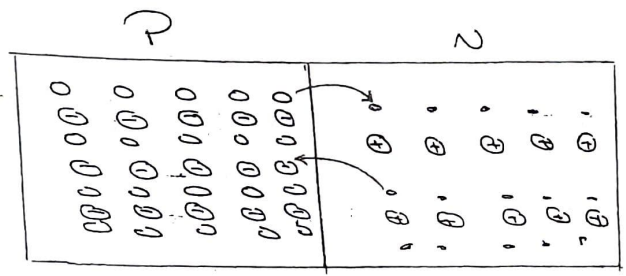
تتحرك الإلكترونات بحرة من N إلى P وتتحرك المخجوات من P إلى N

وتتحد الإلكترونات مع المخجوات مسببة اضرار لمنطقة التي تسمى بنزاع

من الإلكترونات والمخجوات بحرة وتسمى هذه المنطقة بال depletion Region

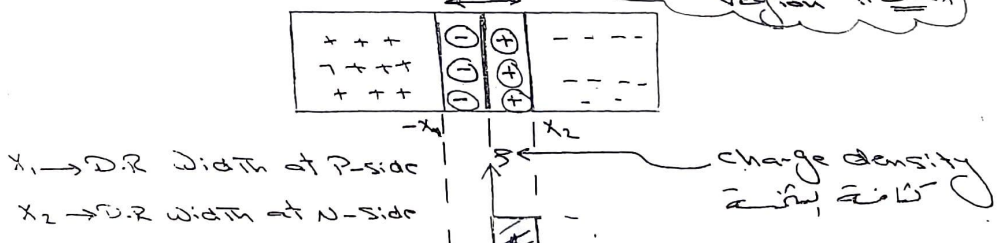
ويكون لها جهد بطولها عليه «V_B» Barrier Voltage

* P N Junction :-

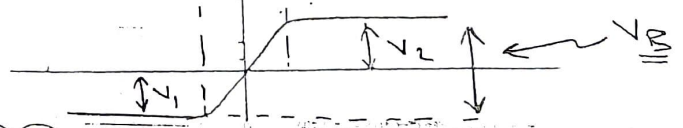


تتحرك الإلكترونات بحرة من N-region إلى P-region وتتكون الجيوب
 من $N \leftarrow P$ وتتحد الإلكترونات مع الجيوب مسببة اضرار منطقة
 الاتصال من الإلكترونات أو الجيوب بحرة وتسمى هذه المنطقة بالـ depletion region

ويكون لسطح بطول عليه V_B ← Barrier Voltage
 ← Depletion region "DR"

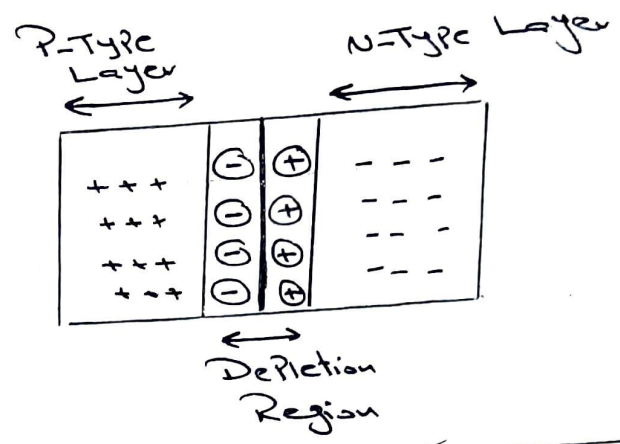
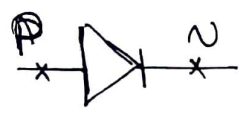


$\therefore D.R = x_1 + x_2$



$\therefore V_B = V_1 + V_2$

∴ Diode ∴

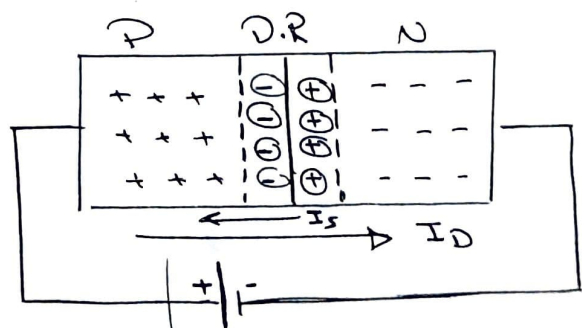


* PN-Junction (diode) under 3 different

Conditions of Biasing ∴

(a) at no Biasing ∴ حالة الاتزان
 و هنا هتجيب نفس اللى شرفناه فى الجزء السابق

(b) Forward Bias ∴ «F.B» «توصيل ايجابي»



← هنا يتم توصيل موجب البطارية مع «P» (موجب لـ diode) وسالب البطارية مع «N» (سالب لـ diode)
 V_D

(5)

→ تناظر اللائروناة الموجودة في "N" مع إقطب إسانب للبطارية

وتذهب ناصية إلى D.R وكذلك تناظر إلى الحالة الموجودة مما

إلى "P" مع إقطب الموجب للبطارية مما يؤدي إلى تقليل استساخ

إلى D.R تدريجياً حتى تنطوي روبر إسانب.

$$I_D = I_s \left[e^{\frac{V_D}{nV_T}} - 1 \right] = I_s \left[e^{\frac{qV_D}{kT}} - 1 \right]$$

عليه الحال $\Rightarrow$ (صغيرة جداً) $I_s \ll$

$$\therefore \boxed{I_D = I_s e^{\frac{V_D}{nV_T}}} \rightarrow \begin{array}{l} \text{Thermal Voltage} \\ V_T = \frac{kT}{q} \end{array}$$

Reverse Saturation Current

تأثير
جولتزمان

شحنة
الاسترون

درجة
المحيرة

note

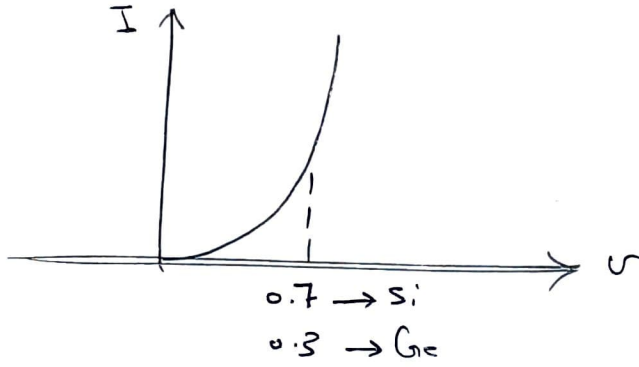
at F.B ..

$D.R \downarrow \rightarrow V_B \downarrow \rightarrow C_J \uparrow$

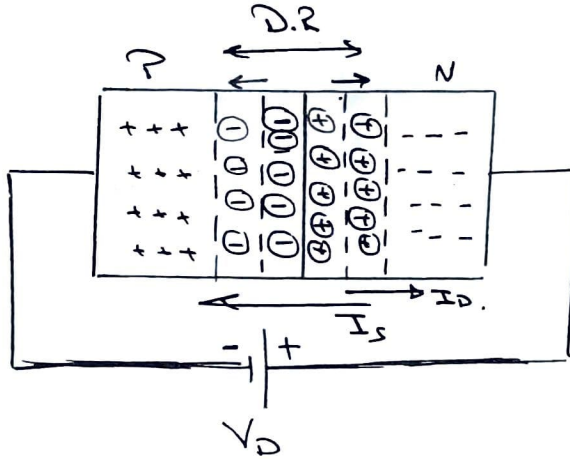
$D.R \downarrow$ جولتزمان

Junction Capacitance.

عمرتیار ویلیر جس کا جز وکتفی منطقتہ لعل (D.R)



(C) Reverse Bias :- "R.B"



← ضایعہ توصیل سائب بطاریہ مع "P" دعویت بطاریہ

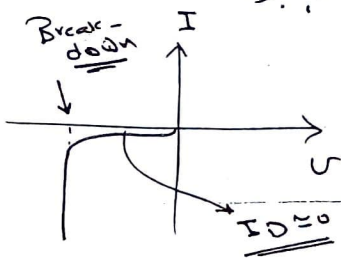
مع "N"

← مکئی تجاذب بین آس من اقطاب بطاریہ ول e و لعلون

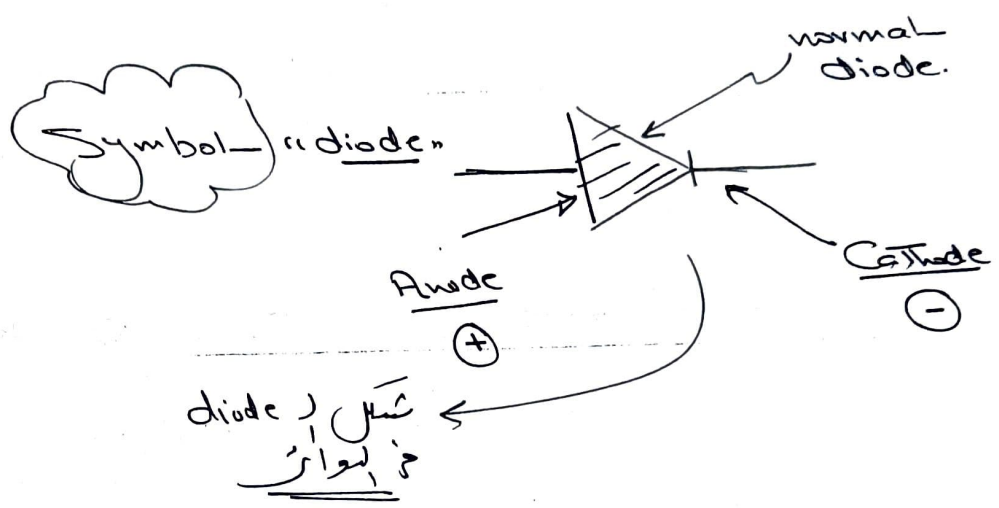
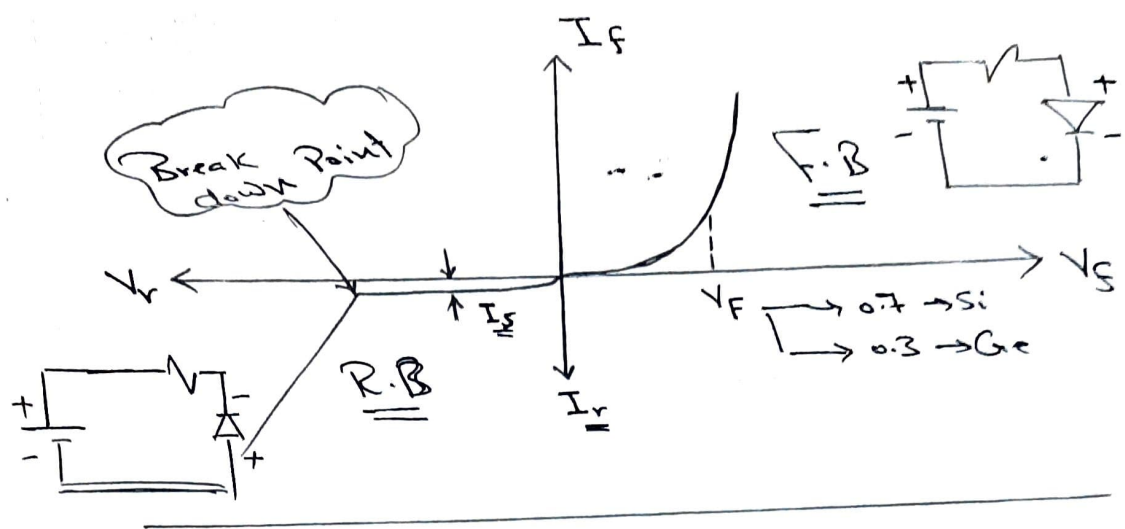
← لا عمرتیار کسر بانی

← انا طبعه جس کبر جز وکتفی منطقتہ لعل وید ا

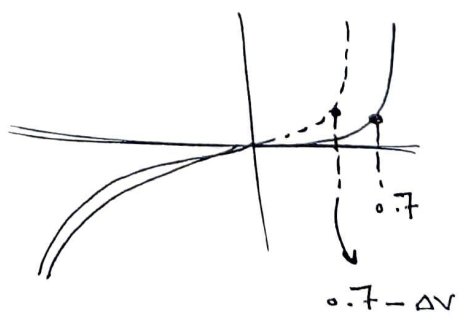
← لعل بالمرور وکسہ علی لعلناہ سائب



* V-I Characteristic for P-N Junction:



Temperature effect The barrier Potential decreased by 2mV for each degree increase in Temperature



* Revision on:-

$KVL \rightarrow KCL$ ✓

* Chapter ② :- Diode Application

→ Diode approximation ✓

→ Problems ← next Lec.

→ AND/OR Gate

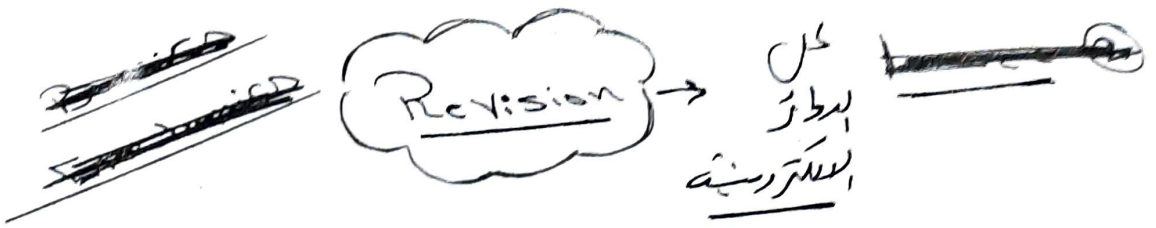
→ Half-Wave Rectification, Full Wave Rect.

→ Clippers

→ Clampers.

→ Zener diode

→ Multipier Circuits.



Any electric Circuits Contain :-

Passive elements

إتیار یسر من لقطب الموجب (+) إلى سالب

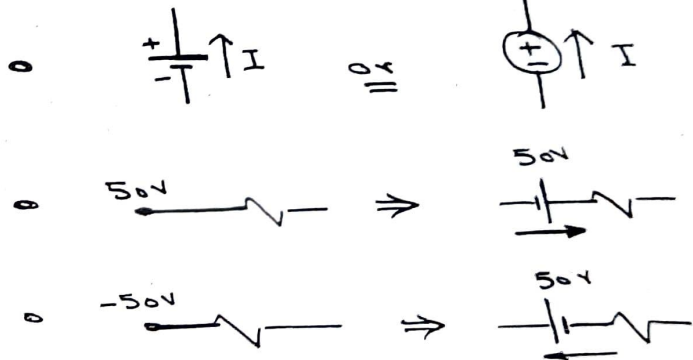
Active elements

إتیار یسر من لقطب سالب للموجب

Active elements :-

→ Voltage Source :-

وحدة إلتیاس "V"



→ Current Source :-



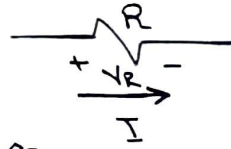
وحدة إلتیاس "R"

Passive elements :- "R, L, C"

→ Resistor "R" :-

$$\therefore \boxed{V_R = IR}$$

وہ
نہی
"R"



● Electric Circuits :-

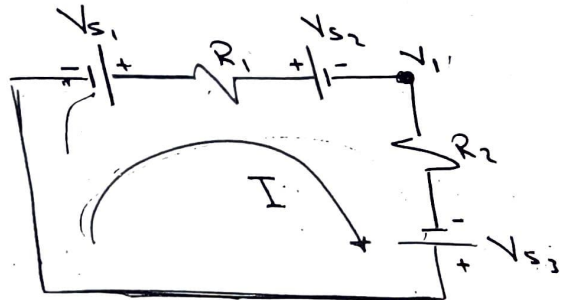
لیٹار فی لپوٹر آپریٹ پر سے ایسے ایسے لکچر لکھو

→ KVL :-

$$\boxed{V = \text{Zero}}$$

کے عنصر
لے لے یا سگار
میں جب مورو لپوٹر

Circuit ① :-



$$\therefore -V_{s1} + IR_1 + V_{s2} + IR_2 - V_{s3} = 0$$

To Find V_1 :-

$$-V_{s1} + IR_1 + V_{s2} + V_1 = 0$$

or

$$V_1 = IR_2 - V_{s3}$$

Circuit ② :-

بتيار سير من الجهد الحاصل للفرع الأول

$$5 = IR_1 + V_s + IR_2$$

أو :-

$$\therefore -5 + IR_1 + V_s + IR_2 = 0$$

To Find V_1 :-

$$-5 + IR_1 + V_1 = 0 \quad \text{or} \quad 5 = IR_1 + V_1$$

أو

$$V_1 = V_s + IR_2$$

Circuit ③ :-

بتيار سير من الجهد الحاصل للفرع الأول

$$0 = IR_2 - V_s + IR_1 - 5 = 0$$

أو :-

$$IR_2 + V_s + IR_1 - 5 = 0$$

To Find V_1 :-

$$0 = IR_2 - V_s + V_1$$

$$\parallel \quad V_1 = IR_2 - 5$$

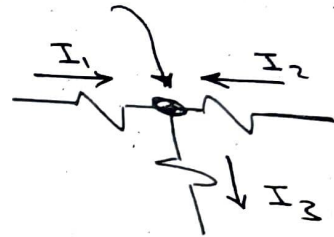
KCL :-

$$\sum I_{in} = \sum I_{out} \quad \text{at any node.}$$

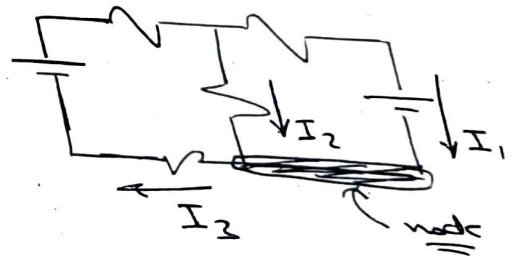
node $\Rightarrow$

نقطة تلاقى أكثر من عنصرين

$$I_1 + I_2 = I_3$$

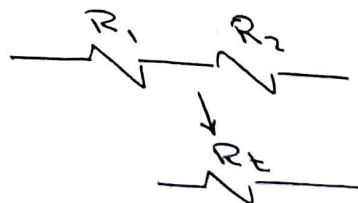


$$\therefore I_1 + I_2 = I_3$$



notes
قواعد هير :-

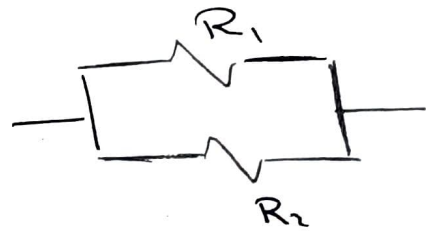
$$\square \quad \therefore R_t = R_1 + R_2$$



5

2

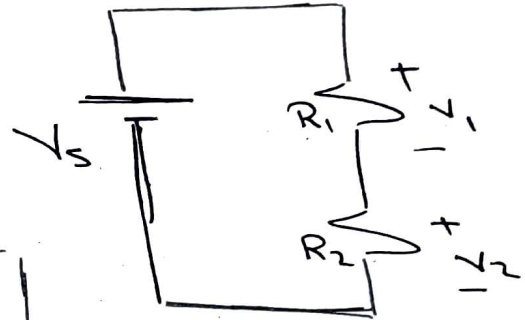
$$R_t = \frac{R_1 R_2}{R_1 + R_2}$$



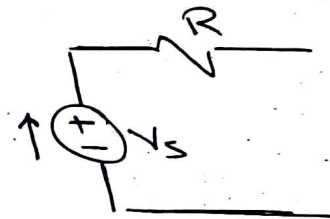
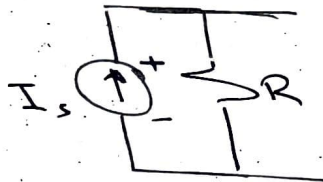
3

$$V_1 = V_s \cdot \frac{R_1}{R_1 + R_2}$$

$$V_2 = V_s \cdot \frac{R_2}{R_1 + R_2}$$



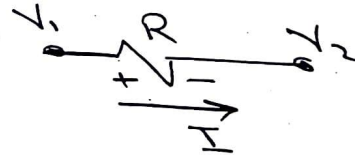
4



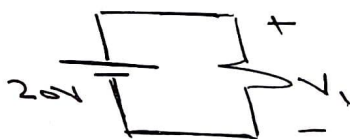
$$V_s = I_s R$$

5

$$I = \frac{V_1 - V_2}{R}$$



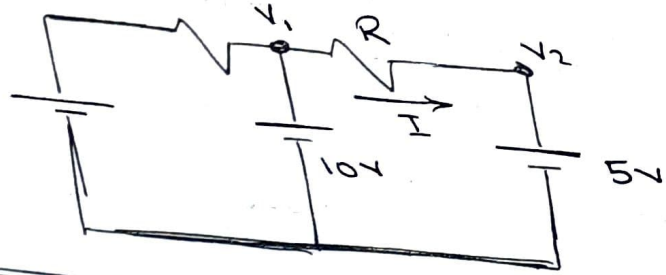
6



چسود علی الشفرخ المتوازیه مقادیر

$$V_1 = 20V$$

6

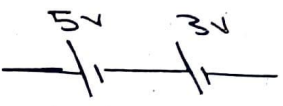
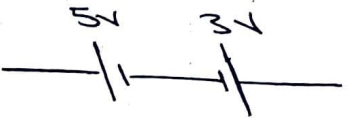
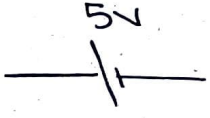
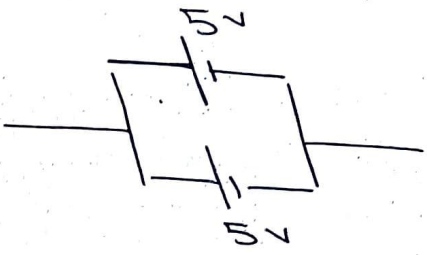


$\therefore V_1 = 10V$

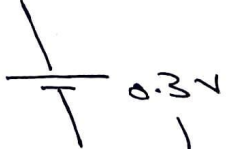
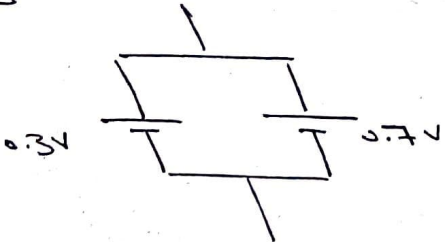
$V_2 = 5V$

$\therefore I = \frac{V_1 - V_2}{R}$

7



8

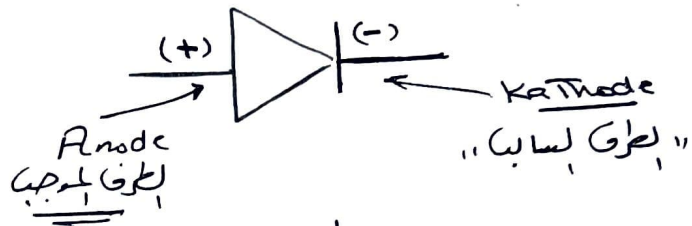


بسیار کوچک

Chapter ②

Diode Applications

* Diode Approximation :-



لـ "diode" يعمل في منطقتين :-

F.B
"On"

R.B
"Off"

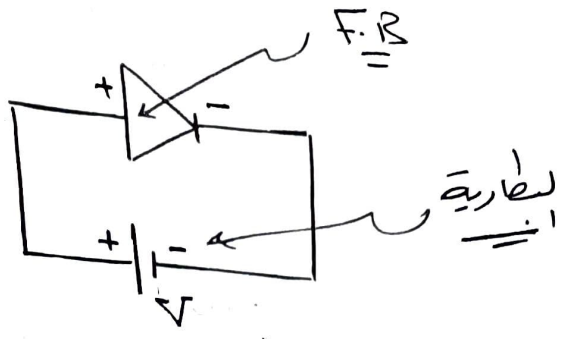
II Forward Bias "F.B"

يكون لـ diode متوصل توصيل أمامي لو موجب البطارية مع

موجب لـ diode وسالب البطارية مع سالب لـ diode واما

كافة دي بشيل لـ diode دابة كتانه
على حسب البطارية المصنع منطقتين لـ diode

س.ع
بطارية 0.7
بطارية 0.3



لو كان $\downarrow$ diode <u>Ideal</u> من كانه دي هسيله دهلي Short Circuit	لو كان وصوغ من $\downarrow$ Si من كانه دي هسيله دهلي قلانه بطارية (0.7V)	لو كان وصوغ من $\downarrow$ Ge من كانه دي هسيله دهلي قلانه بطارية 0.3V
	بس ضروري تكون V قمتل أبر من 0.7V	ضروري تكون V قمتل أبر من 0.3V

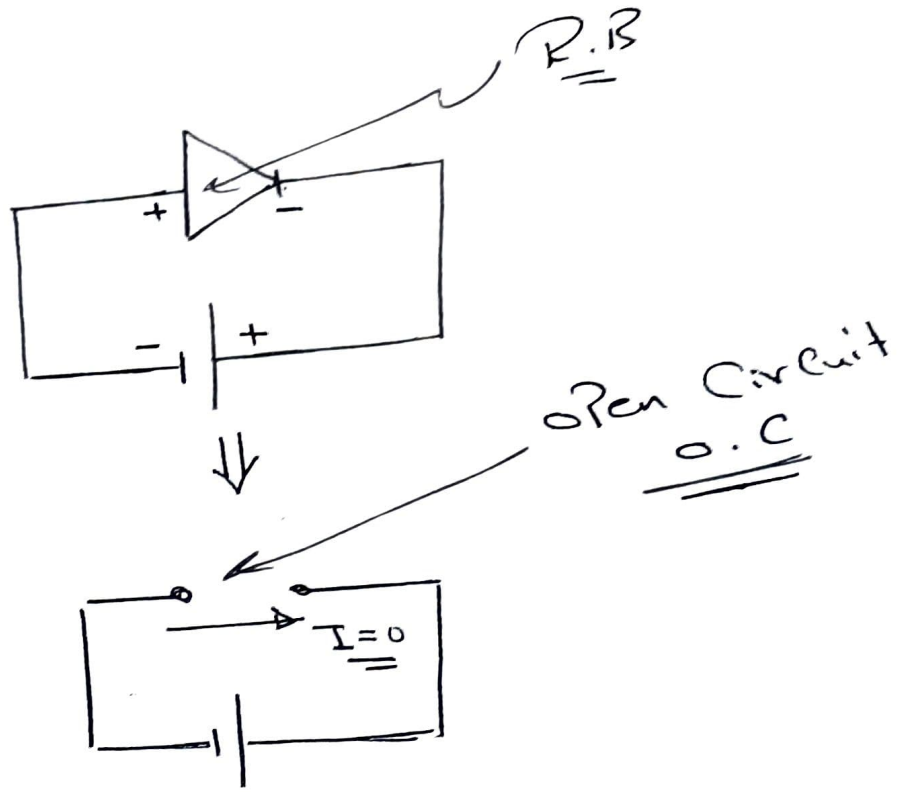
2] Reverse Bias "R.B"

* بكون $\downarrow$ diode متوصل R.B لو حوصبط بطارية مع جانب

$\downarrow$ diode و جانب بطارية مع موجب $\downarrow$ diode

* من كانه دي بشيل $\downarrow$ diode و دي قلانه $\leftarrow$ Open Circuit

أياً كان نوعه (Ideal و Si و Ge)



Problems :-

أول نوع من المسائل في هذا Chapter عبارة عن دائرة كهربية بسيطة :-

- ← بطارية "dc"، "عنصر ثابت"،
- ← مجموعة من المقاومات
- ← مجموعة من diode أيًا كان نوعها

الحلول :- إيجاد قيمتي التيار أو الجهد على أي عنصر من الدائرة .

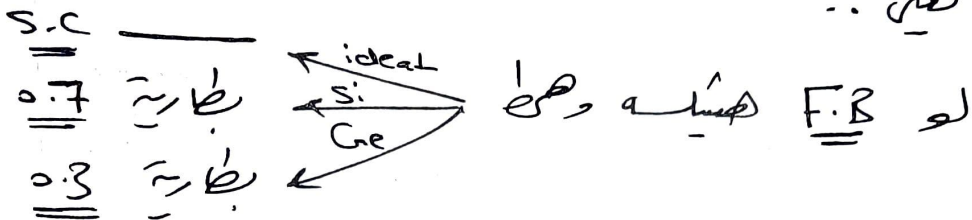
خطوات حل :-

① هنبوف اذول حالة لـ diode هل هو F.B

او R.B زى ماسرنا قبل كده .

② هسل لـ diode وهى قلانه لدره كمانته بآءة

عنى :-



لو R.B هسليه وهى قلانه 0.0

③ هعمل KUL لـ ايبار قمية لـ ايبار قمية

④ هنبوف ايبار قمية بـ ايبار قمية على ان مقارنه هبى

$$\boxed{V_R = I \times R} \text{ "حانون اوم"}$$

لـ ايبار قمية

in next
Lec.